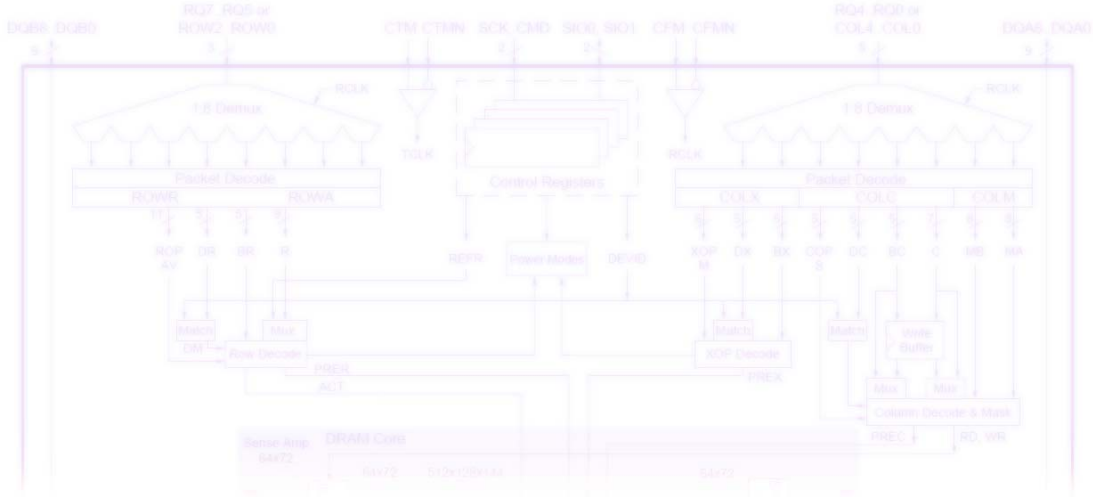
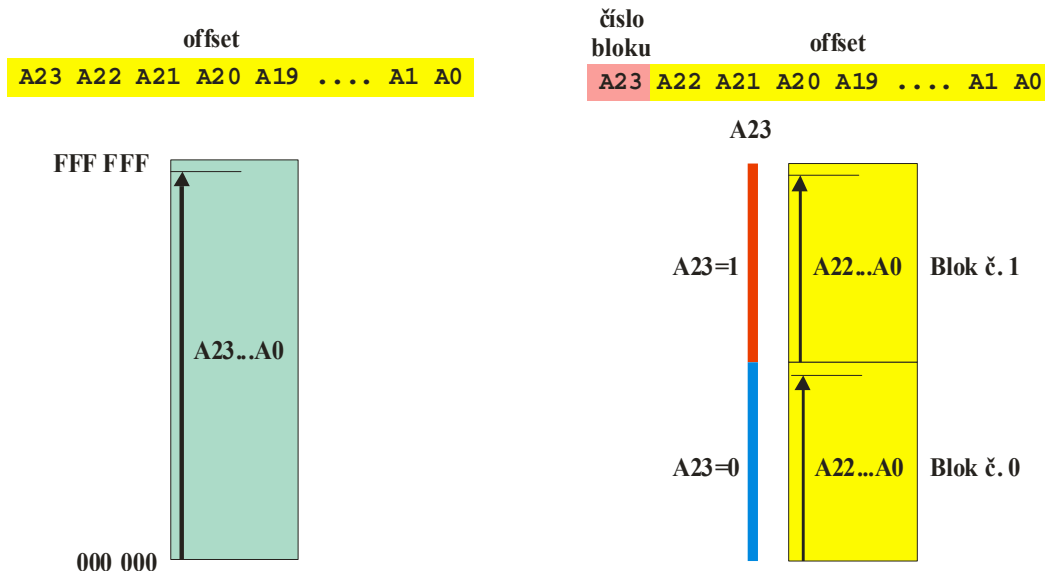


Dekódování adres



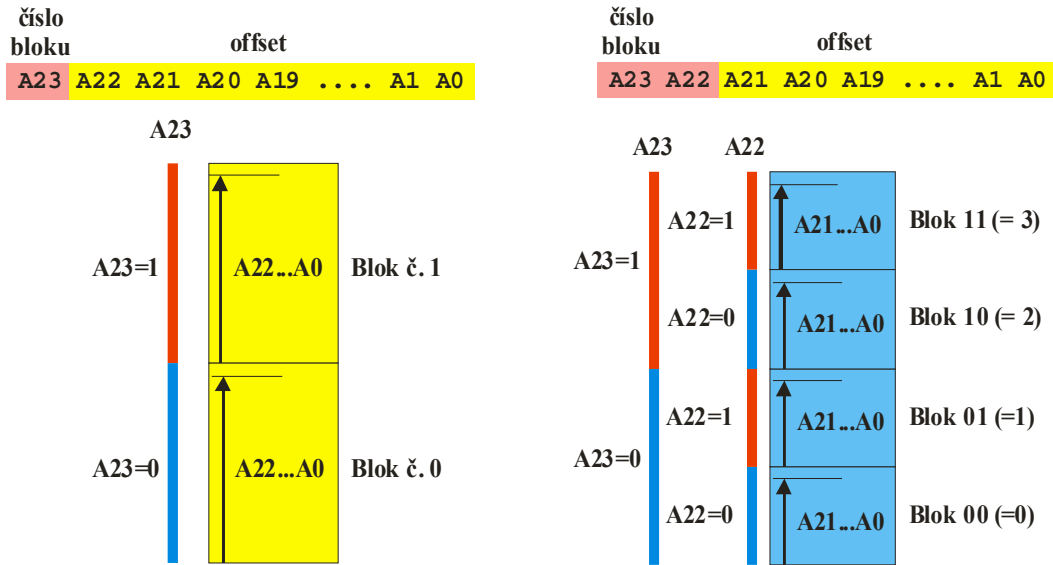
Vztah mezi adresou a adresním prostorem

- Předpokládáme 24bitovou adresu ⇒ adresní prostor má rozsah 16 MB.
- Adresní vodič (bit) A23 dělí adresní prostor na 2 bloky – A23 určuje číslo bloku.

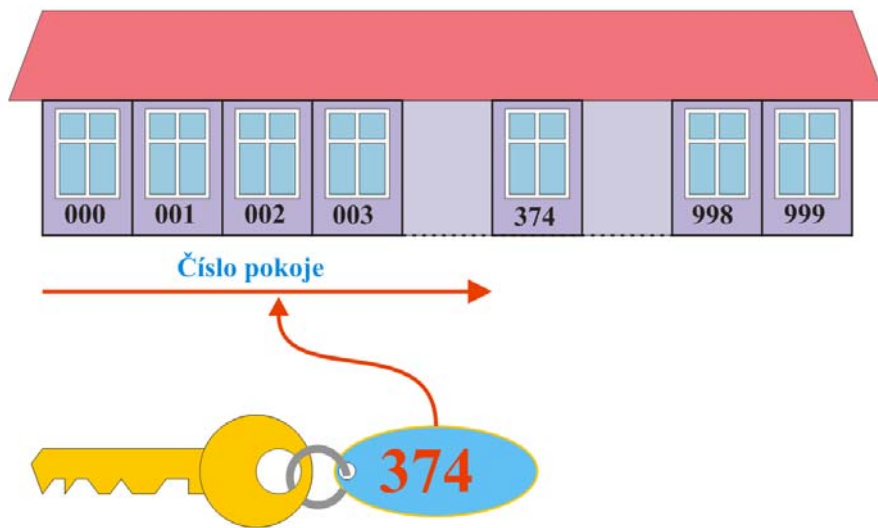


Vztah mezi adresou a adresním prostorem

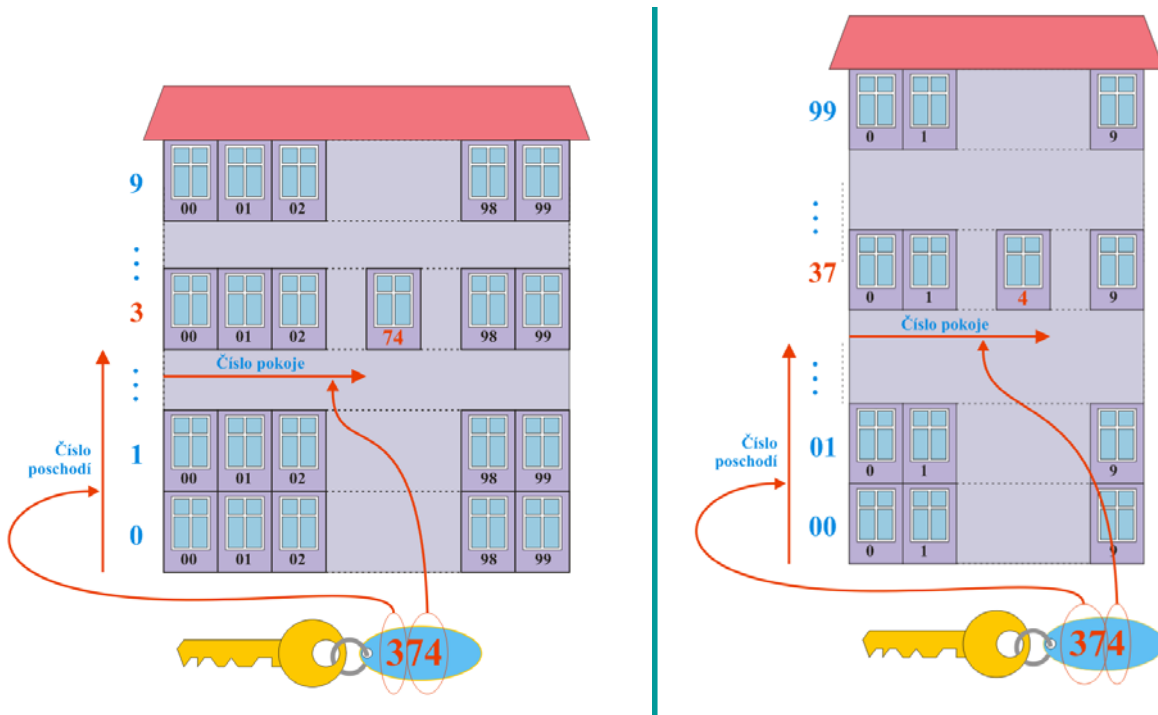
- Adresní vodič (bit) A22 dělí každý blok opět na 2 poloviny ⇒ vzniknou celkem 4 bloky,
 - A23 a A22 určují číslo bloku, A21 – A0 určují offset v bloku.



Hotelová analogie 1



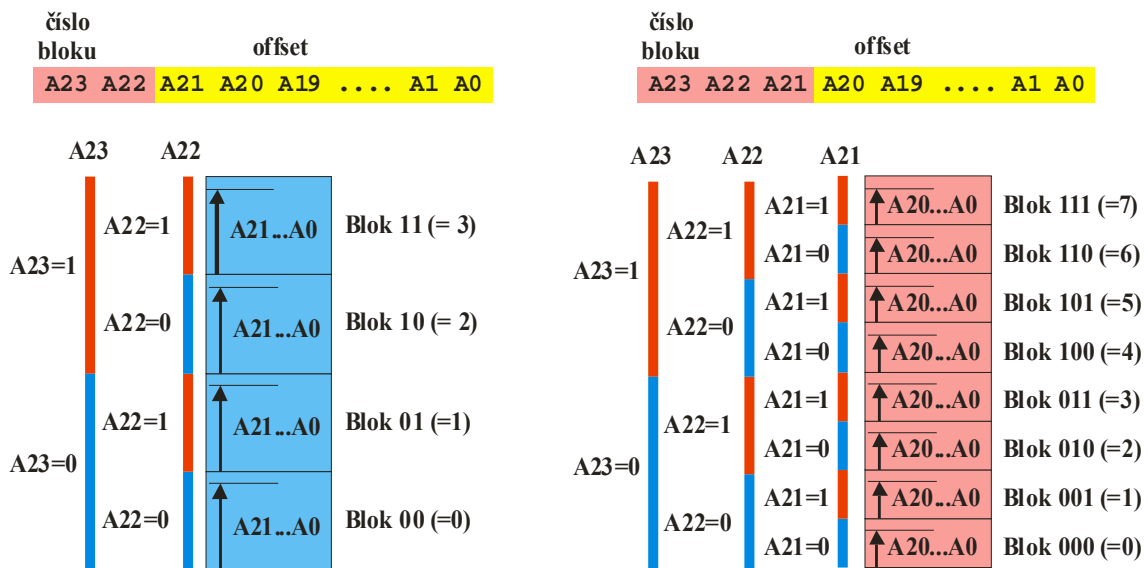
Hotelová analogie 2



K.D. - přednášky POT

Vztah mezi adresou a adresním prostorem

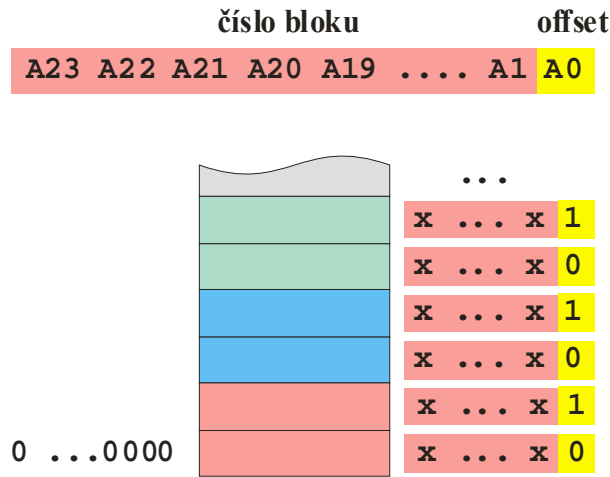
- Dalším dělením dostaneme 8 bloků:



K.D. - přednášky POT

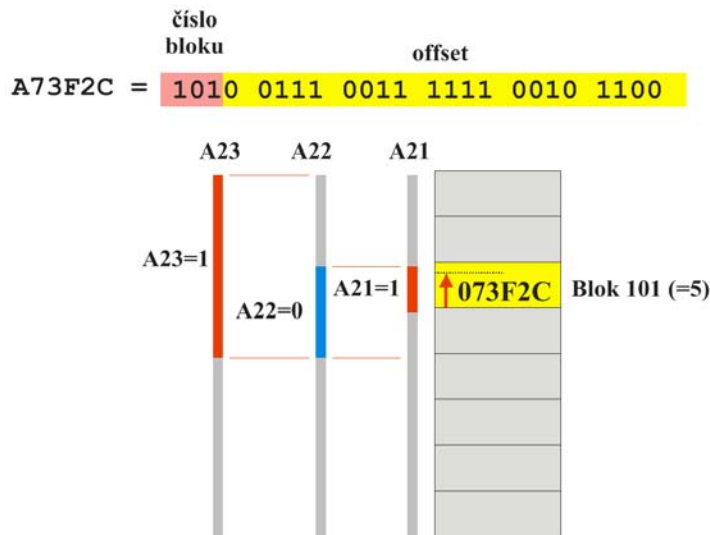
Vztah mezi adresou a adresním prostorem

- Dělení adresy na číslo bloku a offset lze provést až na úrovni jednotlivých slov.



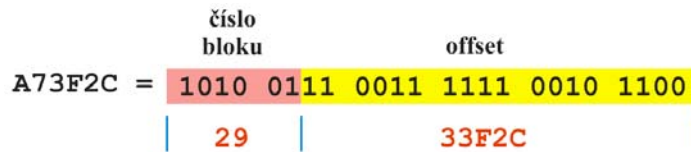
Vztah mezi adresou a adresním prostorem

- Příklad - interpretace adresy **A73F2C**, považujeme-li nejvyšší 3 bity adresy za číslo bloku:



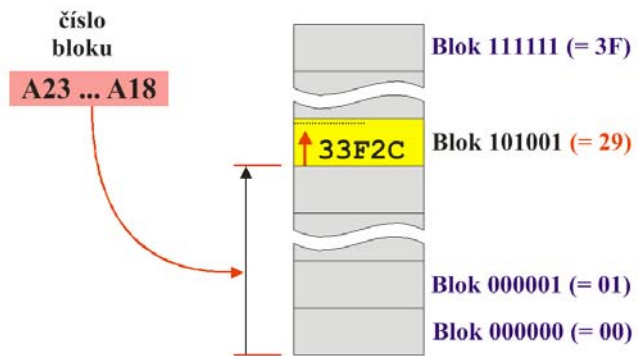
Vztah mezi adresou a adresním prostorem

- Příklad – Stejná adresa **A73F2C**, ale jiná interpretace:
 - považujeme 6 nejvyšších bitů adresy za číslo bloku.



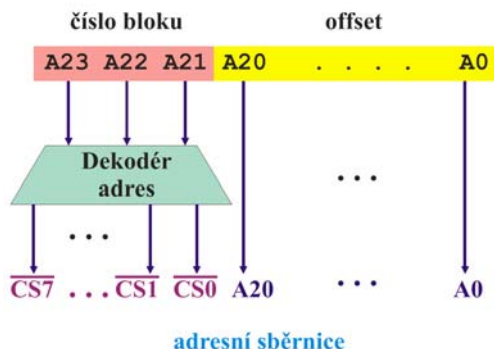
Poznámka:

V praxi je obvykle dána velikost bloku (např. velikostí paměťového obvodu), tj. počet bitů pro offset. Zbývající adresní bity potom určují číslo bloku.



Signály /CSx u procesoru H8S (1)

- Fyzická adresa je dlouhá 24 bitů ⇒ fyzický adresní prostor je 16 MB.
- Adresní vodiče A23, A22 a A21 jsou dekodovány interním dekodérem – výstupem jsou signály /CS7 – /CS0.
- Každý signál /CSx odpovídá bloku o velikosti 2 MB.



FFF FFF	$\overline{CS7}$
E00 000	
DFE FFF	$\overline{CS6}$
C00 000	
BFF FFF	$\overline{CS5}$
A00 000	
9FF FFF	$\overline{CS4}$
800 000	
7FF FFF	$\overline{CS3}$
600 000	
5FF FFF	$\overline{CS2}$
400 000	
3FF FFF	$\overline{CS1}$
200 000	
1FF FFF	$\overline{CS0}$
000 000	

Signály /CSx u procesoru H8S (2)

